

SADRŽAJ

1. Podaci i njihovo predstavljanje	1
1.1. <i>Brojni sistemi</i>	2
1.1. <i>Brojni sistemi (dekadski ekvivalent)</i>	3
1.1. <i>Brojni sistemi</i>	4
1.2. <i>Konverzije brojnih sistema</i>	5
1.2. <i>Konverzije brojnih sistema</i>	6
1.2. <i>Konverzije brojnih sistema</i>	7
1.2. <i>Konverzije brojnih sistema</i>	8
1.2. <i>Konverzije brojnih sistema</i>	9
1.2. <i>Konverzije brojnih sistema</i>	10
1.3. <i>Osnovne računске operacije</i>	10
1.4. <i>Predstavljanje u računaru (informacione jedinice)</i>	11
1.4. <i>Predstavljanje u računaru (cjelobrojni podaci)</i>	11
1.4.1. <i>Neoznačeni cijeli brojevi</i>	12
1.4.1. <i>Neoznačeni cijeli brojevi</i>	13
1.4.1. <i>Neoznačeni cijeli brojevi</i>	14
1.4.2. <i>Označeni cijeli brojevi</i>	15
1.4.2. <i>Označeni cijeli brojevi</i>	16
1.4.2. <i>Označeni cijeli brojevi</i>	17
1.4.3. <i>Znakovni podaci</i>	18
1.4.4. <i>Brojevi u fiksnom zarezu</i>	19
1.4.4. <i>Brojevi u fiksnom zarezu</i>	20
1.4.5. <i>Brojevi u pokretnom zarezu</i>	21
1.4.5. <i>Brojevi u pokretnom zarezu (IEEE 754)</i>	22
1.4.5. <i>Brojevi u pokretnom zarezu (obična preciznost)</i>	22
1.4.5. <i>Brojevi u pokretnom zarezu (dvostruka preciznost)</i>	24
2.1. Intelova familija mikroprocesora	25
2.1.1. <i>Desktop procesori</i>	25
2.1.2. <i>Server procesori</i>	25
2.1.3. <i>Arhitektura μP i8086</i>	26
2.1.4. <i>Programski model mikroprocesora</i>	26
2.1.5. <i>Realni mod mikroprocesora</i>	28
2.1.6. <i>Zaštićeni mod rada mikroprocesora</i>	29

2.2. Načini adresiranja kod Intel μ P	31
2.2.1. Adresiranje podataka	31
2.2.2. Adresiranje instrukcija	37
2.2.3. Adresiranje isteka	38
2.3. Instrukcijski set Intel μ P	39
2.3.1. Instrukcije za prenos podataka	39
2.3.2. Instrukcije za manipulaciju nizovima	42
2.3.3. Aritmetičke instrukcije	44
2.3.5. Logičke instrukcije	50
2.3.5. Instrukcije za pomjeranje i rotiranje	52
2.3.6. Instrukcije za upravljački prenos	53
2.3.7. Instrukcije za upravljanje procesom	56
2.4. Programiranje mikroprocesora	57
2.4.1. MASM	57
2.4.2. Procedure	65
2.5. Arhitektura personalnog računara	68
2.5.1. Uvod	68
2.5.2. ISA magistrala	69
2.5.3. PCI magistrala	70
2.5.4. Memorijski podsistem	73
2.5.5. I/O podsistem	78
3.1. Numerički koprocesor	96
3.1.1. Arhitektura numeričkog koprocesora	96
3.1.2. Instrukcijski set numeričkog koprocesora	97
3.2. Perfomanse CPU	102
3.3. Napredne tehnike realizacije procesora	105
3.3.1. Protočnost (pipelining)	105
3.3.2. Superskalarne i superprotočne arhitekture	110
3.4. Napredne tehnike upravljanja memorijom	112
3.4.1. Planiranje memorijske organizacije	112
3.4.2. Virtuelna memorija	113
3.4.3. Keširanje	116
4.1. Uvod u računarske mreže	120
4.2. Elementi mreže	121
4.3. Mrežne tehnologije	121
4.4. Fizički putevi i metode prijenosa	122

<i>4.5. Multimrežne strukture</i>	<i>123</i>
<i>4.6. Mrežni kablovi</i>	<i>124</i>
<i>4.7. Mrežni adapteri</i>	<i>124</i>
<i>4.8. Bežične mrežne komunikacije</i>	<i>125</i>
<i>4.9. Specifikacija Ethernet-a</i>	<i>125</i>
<i>4.10. «OSI» model</i>	<i>126</i>
<i>4.11. Mrežni protokoli</i>	<i>127</i>
<i>4.12. Struktura IP adrese</i>	<i>129</i>
<i>4.13. Modeli mreža i pristup internetu</i>	<i>129</i>